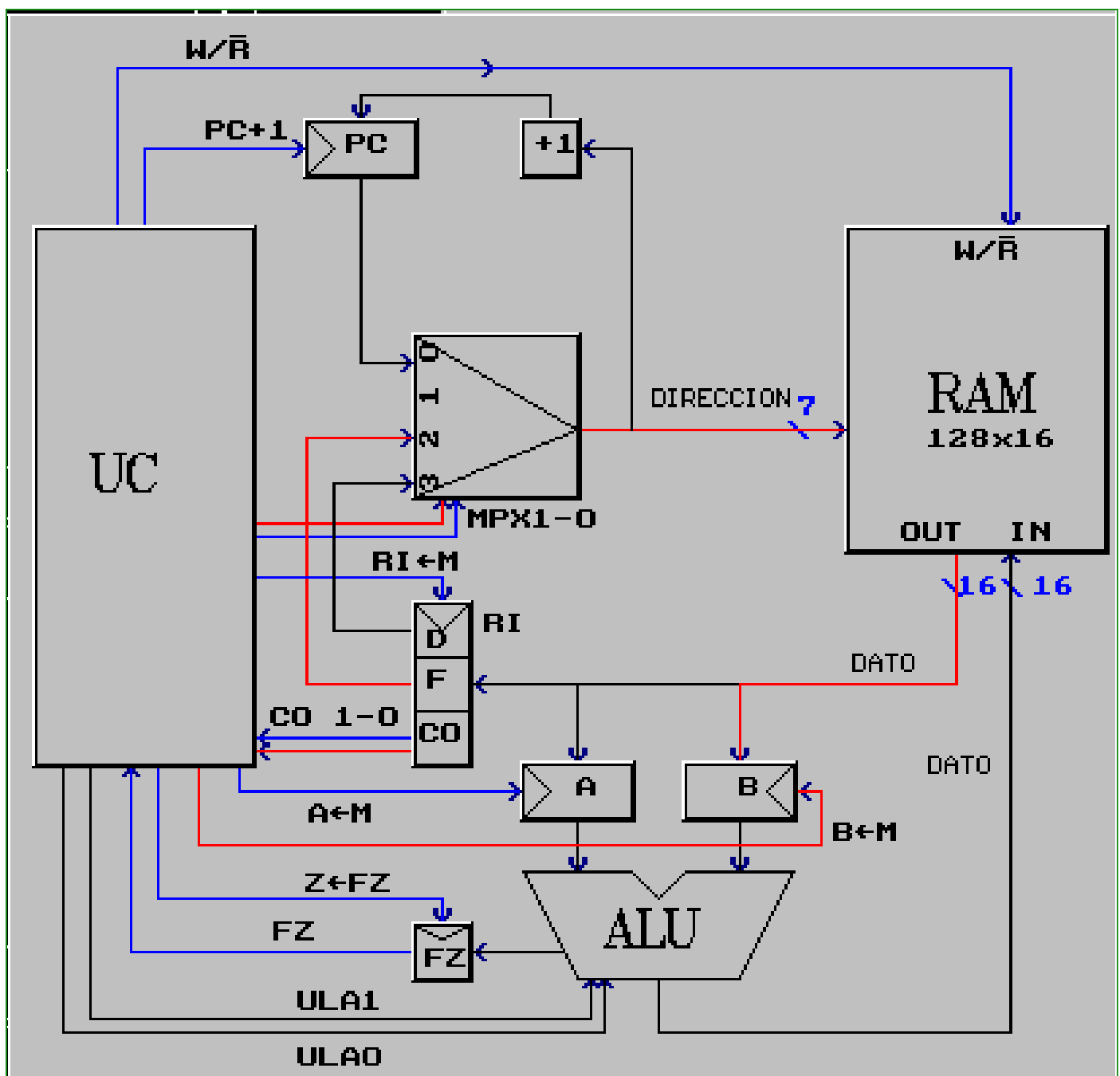


Práctica 1	
Presencial	1. Explicación del simulador de la Máquina Simple CPUSim 2. Programa en ensamblador que suma los valores de las variables NUM1 y NUM2, depositando el resultado en la variable NUM1. 3. Programa en ensamblador que suma los valores de las variables NUM1 y NUM2, depositando el resultado en la variable SUMA, sin destruir los contenidos originales de NUM1 y NUM2.
No Presencial	Intercambiar los valores de 2 posiciones de memoria NUM1 y NUM2.

Arquitectura de referencia de CPU MS sin acumulador



•Operaciones ALU:

MOV <dir. origen>, <dir. destino>	[dir. destino] <- [dir. origen]
ADD <dir. origen>, <dir. destino>	[dir. destino] <- [dir. origen]+ [dir. destino]
CMP <dir. origen>, <dir. destino>	FZ <- ([dir. origen]== [dir. destino])
BEQ <dirección>	PC <- dirección si FZ==1

Requisitos: [dosboxMS.zip](#)

Desarrollo:

1. Comprensión de la arquitectura
 - a. Ver Arquitectura de referencia
2. Diagrama de flujo con variables
 - a. **yEd**: <https://www.yworks.com/downloads#yEd>
 - b. **Dia Diagram Editor**: <https://sourceforge.net/projects/dia-installer/>
3. Implementación con instrucciones MS
 - a. Comprender las instrucciones y operandos (Operaciones ALU)
 - b. Declarar variables en memoria
4. Analisis de resultados en memoria